

Kolloquiumsreihe

»Neue IC-Design-Techniken« (1)

Gesellschaft zur Förderung von Wissenschaft und Wirtschaft - GFWW - e. V.

Programm

»Testbarkeit/Fehlerverhalten von Entwürfen in modernen CMOS-Technologien«

Prof. Dr. Heinrich Theodor Vierhaus
Brandenburgische Technische Universität Cottbus
03. April 2000

»Neue analoge Schaltungstechnik mit Schaltern«

Rüdger Arnold, Prof. Dr. Otto Manck
Technische Universität Berlin
17. April 2000

»HF-Design-Bipolar«

Dr. Werner Simbürger
Infineon Technologies AG, München
15. Mai 2000

»Low-Power-Analog-Design (MOS)«

Prof. Dr. Heinrich Klar
Technische Universität Berlin
22. Mai 2000

»Entwurf schneller Schaltungen für die optische Datenübertragung (10 – 40 Gbit/s)«

Prof. Dr. Hans-Martin Rein
Ruhr-Universität Bochum
29. Mai 2000

»VHDL AMS – Ein universelles Werkzeug für das IC-Design«

Prof. Dr. Bernd Falter
Brandenburgische Technische Universität Cottbus
05. Juni 2000